

Bruno PAGES

10, rue Guynemer
91420 Morangis
Tél : 06 14 05 82 01

58 ans (né le 19/02/1960 à Paris XV) - Célibataire

33 ans d'expérience

CURSUS

- Juin 1984 : DEA d'informatique, option Langage Algorithme et Programmation à l'université Pierre et Marie Curie.
Mention très bien.
Stage de quatre mois à Alcatel Alsthom Recherche.
- Juin 1983 : Maîtrise d'informatique à l'université Pierre et Marie Curie.
Mention assez bien.
- Juin 1982 : Licence d'informatique à l'université Pierre et Marie Curie.
Mention bien.

CONNAISSANCES

Uml, Compilation, Interprétation, Simulation

Langages : C++, Java (notions)

Système : Linux, Windows

EXPERIENCES

Ingénieur à ASN OND Villarceaux depuis décembre 2006

Principaux travaux de retour à OND, devenu une division d'Alcatel Submarine Network (groupe Nokia) :

- Participation au développement des contrôleurs d'équipement WDM des terminaux 1626 et 1620.
- Étude et réalisation d'un ORB propriétaire en remplacement du couple TAO / Zicorba, pour une nette amélioration des performances et une simplification de l'utilisation au sein des contrôleurs d'équipement des terminaux 1626 et 1620.
- Étude et réalisation d'un agent GRPC / OPENCONFIG et de clients de test, comprenant un générateur de code C++ à partir de fichiers YANG.

Ingénieur à ALCATEL TSD Massy de juillet 2005 à novembre 2006

Principaux travaux à TSD :

- Étude et réalisation d'un programme de diversification au niveau assembleur permettant de palier à des erreurs de mode commun d'un processeur Intel. Développement SIL2 pour diversifier les programmes SIL4 du projet Ouragan RATP ligne 13.
- Étude et réalisation d'un ensemble de logiciels dont un générateur C++ et un reverse C produisant le modèle UML y compris les capsules et machines à état. Ces logiciels permettent de vérifier la validité des générateurs de code C et C++ de RoseRT utilisés pour produire les programmes SIL4 du projet Ouragan RATP ligne 13. Développement SIL2.

Ingénieur à ALCATEL OND Villarceaux de avril 2000 à juin 2005

Principaux travaux à OND :

- Étude et réalisation de simulateurs de carte ou de contrôleur d'équipement pour différentes familles d'équipements WDM afin de vérifier les autres parties du système.
- Participation au développement des contrôleurs d'équipement WDM des terminaux 1626 et 1620.

Ingénieur à ALCATEL CGA Bretigny de mai 1999 à mars 2000

Principaux travaux à CGA :

- Étude et réalisation d'un interpréteur de script pour un distributeur de ticket de bus
- Étude et réalisation des outils de programmation des scripts sur PC.

Ingénieur à CEGELEC Clamart (ALCATEL) de mars 1992 à avril 1999

Principaux travaux à CEGELEC CLAMART :

- Étude et réalisation des coupleurs FIP du concentrateur d'entrées/sorties CE700, du module Horner pour l'automate Alspa 8035 et du module FBC30 pour l'automate Alspa 8035
- Traduction des langages IEC 1131 LD, ST et FBD en C dédié au contrôleur de puissance PEC dans la console de programmation P80.

Ingénieur à ALCATEL ALSTHOM RECHERCHE d'août 1985 à mars 1992

Principaux travaux à ALCATEL ALSTHOM RECHERCHE :

- Étude et la réalisation de l'implémentation du langage Common-Lisp sur la machine multi-tâche temps réel Maia.
- Étude et réalisation du macro-assembleur de Maia.
- Étude et réalisation d'une implémentation de Common-Lisp sur réseau de Transputer.
- Étude et réalisation du compilateur du langage objet Spoke
- Étude et réalisation d'un moteur d'inférence en chaînage avant dédié au langage Spoke.

LOISIRS

Auteur de *BoUML* diffusé gratuitement sur internet et comprenant un modeleur UML, des générateurs de code / reverse /roundtrip C++ Java Idl Php Python et MySQL, générateur de documentation HTML, générateur / reverse XMI ...
Développé en C++ au dessus de Qt (<http://www.bouml.fr>)

Membre de l'Aston Martin Owner Club

Satisfaire mon chat, qui daigne partager l'appartement avec moi